

Official Action

Japanese Patent Application No.: 2001-360649
Dated: March 15, 2006
Patent Office Examiner: Kazumi Ide 9072 5Z00
Patent Attorney: Yasuo Asami (three others)
Applied: Article 29(2) of the Patent Law

The present application should be rejected for the undermentioned reasons.
The applicant is required to submit a response to the Japanese Patent Office within 60 days from the mailing date of the Present Official Action, if any.

Reasons

The inventions according to the below-mentioned claims of the present application are not patentable under Article 29(2) of the Patent Law, because the invention could easily have been made prior to the filing date of the patent application, by a person skilled in the art to which the invention pertains, on the basis of inventions described in the below-mentioned publications distributed in Japan or in a foreign country or inventions made available through electric communication lines, prior to the filing date of the patent application.

Remarks (See the list below for cited references)

1. Regarding claims 1, 2, 4

The document 1 describes a mixing system constituted by connecting one console or more, each of which includes faders and level meters, and is controlled by a built-in microcomputer; and one processor or more, each of which is controlled by a built-in microcomputer and performs, by a DSP, audio signal processing including mixing on an audio signal inputted from a connected microphone directly or via a connection line to output the resultant audio signal to the connection line or to an external speaker, wherein the DSP processes the audio signal under the control by the operation of the faders to output the resultant audio signal to the external speaker, the level meter displays an input/output level of the audio signal, and the output of the DSP can be monitored through a headphone connected to the console (see [0018] to [0031] and [0069] to [0075]).

The following is the comparison between the invention according to these claims and the invention described in the document 1.

The "connection line", "faders", and "DSP" in the invention described in the document 1 correspond to the "communication line", "panel operating elements", and "processor" in these claims.

It is obvious from the description of the document 1 that the console and the processor in the invention described in the document 1 also have interfaces with the connection line. In view of this, the structure corresponding to "the communication interface of the console section" and "the communication interface of the engine section" in the inventions according to these claims is fully suggested by the description of the document 1.

The "console" and "processor" in the invention described in the document 1 transmit a mixing control signal through a communication path according to the operation of the panel operating elements and perform mixing processing according to a mixing signal, and therefore, have equivalent functions to those of the "console section" and "engine section" in the inventions according to these claims.

The console and processor in the invention described in the document 1 are both controlled by the built-in microcomputers, and therefore, it is obvious that they have operation software.

Therefore, there is no distinct difference between the both except in that the document 1 does not describe the following structure in the inventions according to these claims, that is, operation software is stored in each nonvolatile memory, and when a computer connected to the console section or the engine section executes a version-up program, operation software that is to be updated, out of the operation software stored in the nonvolatile memory of the console section and the operation software stored in the nonvolatile memory of the engine section, is updated.

However, the document 2 describes a device in which a plurality of processing sections (a system control section, a video/audio coding section, a video/audio decoding section, a line selection section) are connected via a bus, each of the processing sections having a microprocessor and a rewritable nonvolatile memory and operating by a program stored in the rewritable nonvolatile memory ([0022] to [0026]), wherein a memory card ([0027]) storing the program executed in the plural processing sections and version information thereof is connectable to one of the plural processing sections, and program update processing is executed to compare versions of the programs stored

in the memory card and in the rewritable nonvolatile memory and update only the program requiring updating ([0028] to [0035]).

The "plural processing sections" in the invention described in the document 2 correspond to "the console section and the engine section" in the technical matter relating to the aforesaid difference.

The document 2 does not describe that the version upgrade is performed by the computer being connected and executing the version-up program, but this is only a technical matter well known to a person skilled in the art as described in the document 3 and the document 4.

Further, the combination would not achieve distinguished operation and effect.

Therefore, the inventions according to these claims could have been easily made by a person skilled in the art on the basis of the invention described in the document 1, the invention described in the document 2, and a well-known art.

2. Regarding claim 3

The following is the comparison between the invention according to claim 3 and the invention described in the document 1.

In the invention described in the document 1, it is assumed that sound is inputted from other processor or console. Therefore, since "the other processor or console" is connected to an engine section to input an input signal, and also has operation software, the "other processor or console" corresponds to "the input unit" in the invention of claim 3.

In the invention described in the document 1, it is assumed that sound is outputted to other processor and monitor output is performed by a console connected via a connection line. In view of this, "the other processor or console" is connected to the engine section to output outputs from a plurality of output systems, and also has operation software, "the other processor or console" corresponds to "the output unit" in the invention of claim 3.

Therefore, no difference can be found other than the differences described regarding claims 1 and 2.

Therefore, the invention according to claim 3 is not patentable for the same reason as that for the inventions according to claims 1 and 2.

3. Regarding claims 5 and 6

The inventions according to these claims only explicitly describe that each of the input unit and the output unit includes a controller, and has substantially no difference from the inventions according to claims 3 and 4.

Therefore, the inventions according to claims 5 and 6 are not patentable for the same reason as that for the inventions according to claims 3 and 4.

List of Cited References

Document 1. Japanese Laid-open Patent Publication (Kokai) No. 2000-217199

Document 2. Japanese Laid-open Patent Publication (Kokai) No. 2000-311087

Document 3. Japanese Laid-open Patent Publication (Kokai) No. Hei 6-119015

Document 4. Japanese Laid-open Patent Publication (Kokai) No. Hei 11-317063

Record of Result of Search of Prior Art

Search Art Field of the Invention IPC H04S1/00 - 7/00

G06F9/06

Documents of Prior Art

Japanese Laid-open Patent Publication (Kokai) No. Hei 11-282460

Japanese Laid-open Patent Publication (Kokai) No. 2000-181450

The record of result of search of prior art does not constitute the reasons for rejection.

拒絶理由通知書

特許出願の番号	特願2001-360649
起案日	平成18年 3月15日
特許庁審査官	井出 和水 9072 5200
特許出願人代理人	浅見 保男 (外 3名) 様
適用条文	第29条第2項

この出願は、次の理由によって拒絶をすべきものである。これについて意見があれば、この通知書の発送の日から60日以内に意見書を提出して下さい。

理 由

この出願の下記の請求項に係る発明は、その出願前日本国内又は外国において頒布された下記の刊行物に記載された発明又は電気通信回線を通じて公衆に利用可能となった発明に基いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第29条第2項の規定により特許を受けることができない。

記 (引用文献等については引用文献等一覧参照)

1. 請求項1、2及び4に対して

文献1には、フェーダー及びレベル・メーターが備えられ、内蔵されたマイクロコンピュータにより制御されるコンソールと、内蔵されたマイクロコンピュータにより制御され、接続されたマイクロホンから直接又は接続線を介して入力される音声信号に対して、DSPによりミキシングを含む音声信号処理を行って、接続線又は外部のスピーカーに出力するプロセッサとを、それぞれ1又は複数接続し、フェーダの操作によりDSPを制御して音声信号処理を行って外部のスピーカーに出力し、その入出力レベルをレベル・メーターに表示させるとともに、DSPの出力をコンソールに接続されたヘッドフォンでモニタ可能に構成されたミキシング・システム（【0018】～【0031】及び【0069】～【0075】を参照）が記載されている。

これらの請求項に係る発明と文献1に記載された発明とを対比する。

文献1に記載された発明における「接続線」、「フェーダ」及び「DSP」は、これらの請求項に係る発明における「通信線」、「パネル操作子」及び「処理手段」に相当する。

文献1に記載された発明におけるコンソール及びプロセッサにも、接続線に

対するインタフェースを有することは、文献1の記載から自明である。してみると、これらの請求項に係る発明における「コンソール部の通信インタフェース」及び「エンジン部の通信インタフェース」に対応する構成は文献1の記載から十分に示唆されているものである。

文献1に記載された発明における「コンソール」及び「プロセッサ」は、パネル操作子の操作に応じ、通信路でミキシング制御信号を伝送し、ミキシング信号に応じてミキシング処理を行うものであるから、これらの請求項に係る発明における「コンソール部」及び「エンジン部」と同等の機能を有する。

文献1に記載された発明におけるコンソール及びプロセッサは、いずれも内蔵するマイクロコンピュータにより制御されるものであるから、動作ソフトウェアを有するものであることは明らかである。

したがって、これらの請求項に係る発明における動作ソフトウェアを不揮発性メモリに格納し、コンソール部又はエンジン部に接続されたコンピュータがバージョンアッププログラムを実行した際に、コンソール部及びエンジン部のそれぞれの不揮発性メモリに格納されている動作ソフトウェアのうちバージョンがアップされるものがバージョンアップされるようになされていることが、文献1に記載されていない点を除いて、両者の間に格段の差異を有さない。

しかしながら、文献2には、それぞれにマイクロプロセッサと書き換え可能不揮発性メモリを有し、書き換え可能不揮発性メモリに格納されているプログラムによって動作する複数の処理部（システム制御部、映像音声符号化部、映像音声復号化部、回線選択部）をバスで接続してなる機器（【0022】～【0026】）において、複数の処理部で実行されるプログラムとそのバージョン情報を格納したメモ리카ード（【0027】）を、複数の処理部のうちの1つに接続可能に構成され、メモ리카ードに格納されたプログラムのバージョンと書き換え可能不揮発性メモリとを比較し、更新が必要なプログラムのみを更新するプログラム更新処理を行う（【0028】～【0035】）ことが記載されている。

文献2に記載された発明における「複数の処理部」は上記相違点に係る技術的事項における「コンソール部及びエンジン部」に相当する。

文献2には、コンピュータが接続され、コンピュータがバージョンアッププログラムを実行することでバージョンアップを行うことが記載されていないが、このことは、文献3及び文献4に記載されているように当業者に周知の技術事項にすぎない。

また、組み合わせにより顕著な作用効果を奏するものでもない。

したがって、これらの請求項に係る発明は、文献1に記載された発明、文献2に記載された発明及び周知技術に基づいて、当業者が容易に発明をすることができたものである。

2. 請求項3に対して

請求項3に係る発明と文献1に記載された発明とを対比する。

文献1に記載された発明においては、他のプロセッサ又はコンソールから音声を入力することが想定されているものである。してみると、上記「他のプロセッサ又はコンソール」は、エンジン部に接続されて入力信号を入力し、かつ、動作ソフトウェアを有するものであるから、この請求項に係る発明における「入力ユニット」に相当する。

文献1に記載された発明においては、他のプロセッサへ音声を出力することが想定されているものであり、また、モニタ出力は接続線を介して接続されたコンソールにより行うものである。してみると、エンジン部に接続されて複数の出力系統からの出力を出力し、かつ、動作ソフトウェアを有するものであるから、上記「他のプロセッサ又はコンソール」がこの請求項に係る発明における「出力ユニット」に相当する。

ゆえに、請求項1及び2に対して述べた相違点に加えての相違点を見いだすことができない。

したがって、請求項3に係る発明は、請求項1及び2に係る発明と同様の理由により特許を受けることができない。

3. 請求項5及び6に対して

これらの請求項に係る発明は、入力ユニット及び出力ユニットに制御手段があることをあからさまに記載しただけで、実質的に請求項3及び4との差異を有さない。

したがって、請求項5及び6に係る発明は、請求項3及び4に係る発明と同様の理由により特許を受けることができない。

引用文献等一覧

- 文献1. 特開2000-217199号公報
- 文献2. 特開2000-311087号公報
- 文献3. 特開平6-119015号公報
- 文献4. 特開平11-317063号公報

先行技術文献調査結果の記録

調査した分野 IPC H04S1/00~7/00
G06F9/06

整理番号 YC29872

発送番号 110905 4/E

発送日 平成18年 3月28日

・ 先行技術文献 特開平11-282460号公報
特開2000-181450号公報

この先行技術文献調査結果の記録は、拒絶理由を構成するものではない。

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☒ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.